



①9 BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENT- UND
MARKENAMT

⑫ **Offenlegungsschrift**
⑩ **DE 199 17 554 A 1**

⑤ Int. Cl.⁷:
G 02 B 6/42

⑲ Aktenzeichen: 199 17 554.3
⑳ Anmeldetag: 19. 4. 1999
㉑ Offenlegungstag: 30. 11. 2000

DF 199 17 554 A 1

⑦1 Anmelder:
Siemens AG, 80333 München, DE

⑦2 Erfinder:
Griese, Elmar, 33100 Paderborn, DE; Himmler,
Andreas, 33098 Paderborn, DE

⑤6 Entgegenhaltungen:

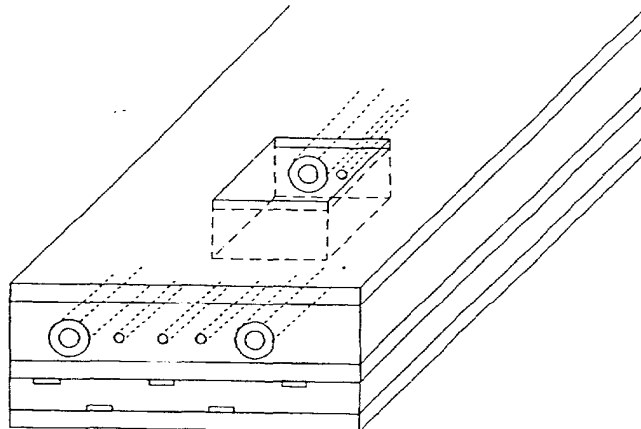
US 53 62 961 A
US 52 04 925
EP 05 11 779 A2

Stake, T. et al.: MT multifiber connectors and
new applications, In: Proceedings 44th Electronic
Components and Technology Conference, IEEE,
New
York, S. 994-999, (1994);
Picard, A. et al.: High precision LIGA structures
for optical fibre-in-board Technology, In:
Konferenzbericht EuPac '96, DVS Verlag, Düssel-
dorf, S. 77-80 (1996);

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

Prüfungsantrag gem. § 44 PatG ist gestellt

- ⑤4 Positionsfixierung in Leiterplatten
⑤7 Anordnung zur Positionsfixierung bei Leiterplatten,
vorzugsweise zur mechanischen Lagebestimmung von
optischen Kopplern, wobei in einer Leiterplatte parallel zu
deren Oberfläche Hohlzylinder enthalten sind, die durch
einen von der Oberfläche aus eingefrästen Schlitz geöff-
net werden und deren Innenwandung Positionierstifte
der Koppler fixiert; sowie Herstellungsverfahren dazu.



DE 199 17 554 A 1

Beschreibung

Technisches Gebiet

Die Erfindung betrifft eine Positionsfixierung in Leiterplatten, insbesondere für optische Koppler.

Stand der Technik

Bislang werden auf Leiterplatten überwiegend elektrische Verbindungen verwendet, die in und auf isolierenden Lagen in einem technologisch gut beherrschten Prozeß erzeugt und mittels Löt- oder Steckverbindungen angeschlossen werden. Mittels Lötanschluß werden dabei insbesondere integrierte Schaltungen angeschlossen, die in ein Gehäuse eingebaut sind, das seinerseits zu Kontaktpunkten auf der Leiterplatte korrespondierende Kontaktpunkte aufweist. War in der Anfangszeit ein Raster von 1/10 Zoll, ca. 2,5 mm, üblich, so ist mit der Feinleitertechnik mittlerweile ein engeres Raster möglich, ohne jedoch die Größenordnung wesentlich zu verlassen. Für die Positionierung von Bauelementen auf der Leiterplatte sind daher Positioniergenauigkeiten in der Größenordnung von 1/10 mm ausreichend. Da zudem die Verbindung über Lötens erfolgt, das Lot während der Lotphase flüssig ist und sich anpaßt, können kleinere Abweichungen leicht ausgeglichen werden, wobei die Oberflächenspannung des Lots zusätzlich zur Feinkorrektur verwendet wird. Bei Steckverbindern mit elektrischen Kontakten werden Toleranzen durch federnde Kontakte ausgeglichen. In beiden Fällen können die Kontaktflächen so groß wie nötig gestaltet werden, weil ein Kontakt auf jedem Teil der Kontaktfläche möglich ist.

Mit der Verfügbarkeit von schnellen elektro-optischen Wandlern ist es wünschenswert, auf einer Leiterplatte auch optische Verbindungen benutzen zu können, da diese eine größere Störfestigkeit bei sehr hoher Bandbreite aufweisen. Da die zu verwendenden optischen Wellenleiter jedoch Querschnittsabmessungen in der Größenordnung von 100 µm aufweisen, muß der elektro-optische Wandler mit etwa 10 µm Genauigkeit an das Ende des optischen Wellenleiters positioniert werden. Zu diesem Zweck wurden für faseroptische Verbindungen, insbesondere die als MT-Steckverbinder ("mechanically-transferable") bezeichneten Verbinder geschaffen, wie sie z. B. in dem Artikel von T. Stake u. a., MT multifiber connectors and new applications, auf S. 994-999 der 1994 Proceedings 44th Electronic Components and Technology Conference, IEEE New York 1994, beschrieben sind. Dabei werden in den MT-Steckverbindern hochpräzise Hohlzylinder mit einem Innendurchmesser von 0,7 mm verwendet, in die entsprechende Stifte eingreifen, um eine laterale Fixierung der beiden zu verbindenden Steckerteile zu erreichen. Damit können optische Kabel und an die optischen Kabel anzusetzende Stecker mit optoelektronischen Wandlern gefertigt werden, bei denen die laterale Positionierung der optischen Fasern bzw. der optoelektronischen Wandler während der Herstellung des Steckers durch entsprechende mechanische Präzision bewirkt wird.

Eine Lösung zur Ankopplung von in einer Leiterplatte eingebetteten optischen Fasern wird in dem Artikel "High Precision LIGA structures for optical fibre-in-board technology" von A. Picard et al., S. 77-80 des Konferenzberichts EuPac '96, DVS Verlag, Düsseldorf 1996, beschrieben. Hier werden optische Verbindungen, die in einer Leiterplatte eingebettet sind, mit einem an der Oberfläche mündenden Steckverbinder ausgestattet. Zur Montage dieses Steckverbinders ist ein aufwendiger Prozeß notwendig, bei dem die freigelegten Fasern unter einem Winkel von 14° an die Oberfläche geholt, abgelängt, in den Verbinder eingelegt, an

der Stirnseite poliert und eingeklebt werden müssen. Abgesehen von dem hohen Fertigungsaufwand geht diese Lösung davon aus, daß Leiterplatten mit eingelegten Drähten verwendet werden, so daß die optischen Fasern mit der gleichen Einrichtung verlegt werden können.

Wünschenswert ist jedoch eine Lösung, bei der die Leiterplatten in gedruckter Schaltungstechnik hergestellt werden können. Der Anschluß an die optischen Wellenleiter sollte ähnlich problemlos wie der an elektrische Kontaktflächen erfolgen können, ohne daß jeder einzelne Wellenleiter konfektioniert werden muß. Dazu muß ein optoelektronischer Wandler derart an in einer Leiterplatte eingebettete optischen Wellenleiter gekoppelt werden, daß die laterale Abweichung deutlich unter den Querschnittsabmessungen der Wellenleiter liegt.

Die Lösung geht von der Überlegung aus, daß es nicht notwendig ist, die optischen Wellenleiter an die Oberfläche zu führen. Diese können vielmehr vollständig in der Leiterplatte "vergraben" sein. Unmittelbar vor der Bestückung werden Schlitz eingefräst, die die optischen Wellenleiter und parallel zu diesen eingebettete Referenzelemente freilegen. In die eingeprägten Schlitz tauchen dann optoelektronische Koppler ein, die gleichzeitig an der Oberfläche an entsprechende Lotanschlüsse angrenzen. Als Referenzelemente werden vorzugsweise Hohlzylinder verwendet, in die passende Stifte an den Kopplern eingreifen, wie in dem Ausführungsbeispiel genauer beschrieben wird.

Es handelt sich also um eine Anordnung zur Positionsfixierung bei Leiterplatten, vorzugsweise zur mechanischen Lagebestimmung von optischen Kopplern, wobei in einer Leiterplatte parallel zu deren Oberfläche Hohlzylinder enthalten sind, die durch einen von der Oberfläche aus eingeprägten Schlitz geöffnet werden und deren Innenwandung Positionierstifte der Koppler fixiert; sowie Herstellungsverfahren dazu.

Weitere Merkmale und Vorteile der Erfindung ergeben sich aus der folgenden Beschreibung, welche in Verbindung mit den beigelegten Zeichnungen die Erfindung an Hand eines Ausführungsbeispiels erläutert.

Kurzbeschreibung der Zeichnungen

Es zeigen

Fig. 1 eine perspektivische Darstellung einer Leiterplatte mit eingebetteten optischen Leitern,

Fig. 2 eine Sicht von oben auf die Leiterplatte nach Fig. 1,

Fig. 3 einen Querschnitt durch eine Leiterplatte mit einem eingesetzten Koppelement Fig. 4 einen Querschnitt wie in Fig. 3, jedoch in einer dazu parallelen Ebene,

Fig. 5 eine zu Fig. 3 alternative optische Kopplung,

Fig. 6 den unteren Teil eines Koppelementes in perspektivischer Sicht,

Fig. 7 bis 10 einen Querschnitt durch eine Leiterplatte in verschiedenen Phasen der Herstellung der optischen Leiter.

Beschreibung einer Ausführungsform der Erfindung

In Fig. 1 ist eine Leiterplatte 10 in perspektivischer Sicht dargestellt, wobei die Darstellung zugunsten der Übersichtlichkeit stark schematisiert, vereinfacht und nicht maßstabsgerecht ist.

Dargestellt ist eine Leiterplatte 10, die aus mehreren Schichten besteht: einer oberen Deckschicht 11, einer optischen Lage 12, einer Trennschicht 13, einer Leiterschicht 14 und einer unteren Schicht 15. In der Leiterschicht 14 sind schematisch Leiterbahnen 16 gezeigt, die bevorzugt als Mikrostrip-Wellenleiter ausgeführt sind. Der Aufbau unterhalb der Trennschicht 13 entspricht dabei der bekannten Techno-

logie von Leiterplatten; die gezeigte Ausführung dient nur der Illustration. Insbesondere sind meist zusätzliche Masseschichten und eine größere Anzahl von Leiterschichten vorgesehen. Weitere Leiterbahnen sind auch auf der Deckschicht und auf der nach außen gerichteten Oberfläche der unteren Schicht 15 vorgesehen. Ferner nicht gezeigt sind bekannte metallisierte Durchführungslöcher, mit denen Leiterbahnen verschiedener Lagen miteinander verbunden und an die Oberfläche zu Anschlußpunkten geführt werden.

Im folgenden wird zunächst eine Situation beschrieben, bei der bereits optische Leiter 22a, 22c in einer optischen Lage 12 eingebettet sind. Mögliche Herstellungsverfahren hierzu sind bekannt und z. B. in dem Artikel von B. L. Booth, Recent developments in polymer waveguide technology and applications for data link and optical interconnect systems, Proceedings of the SPIE 1996, vol. 2691, p 2-8. Ein Herstellungsverfahren im Rahmen dieser Erfindung wird weiter unten beschrieben, bei der an Stelle der in Fig. 1 dargestellten optischen Leiter mit kreisförmigem Querschnitt solche mit rechteckigem Querschnitt entstehen. Die optischen Leiter 22a haben beispielsweise eine Dicke von 100 µm und einen vorbestimmten Abstand von 300 µm zueinander. Gemäß der Erfindung sind in einem gleichfalls vorbestimmten Abstand Führungselemente 20a, 20b in der optischen Lage vorhanden, die im dargestellten bevorzugten Fall als Hohlzylinder 20a, 20b mit einer Bohrung 21a, 21b ausgeführt sind. Anstelle von Hohlzylindern sind selbstverständlich allgemein auch andere prismatische Körper mit einem prismatischen Hohlraum derselben Achse eingesetzt werden.

Zum Anschluß an die optischen Leiter ist in der Leiterplatte eine quaderförmig dargestellte Ausnehmung 23 vorgesehen. Diese wird bevorzugt durch einen Fräsvorgang erzeugt, wobei das Fräswerkzeug in Richtung A quer zur Achse der optischen Leiter arbeitet, so daß die senkrecht zur Achse der zeigende Frontfläche 24 glatt ist. Die Oberfläche der längs der optischen Leiter liegenden Seitenflächen der Ausnehmung 23 ist ohne Bedeutung, solange die Ausnehmung eine ausreichende Größe aufweist.

Fig. 2 zeigt eine Sicht von oben auf die Leiterplatte 10. In der Leiterplatte 10 liegen, und sind daher gestrichelt dargestellt, optische Leiter 22a und Hohlzylinder 20a, 20b mit Innenbohrungen 21a, 21b. Die optischen Leiter erstrecken sich, wie in der Figur angedeutet, zumindest in einer Richtung weiter längs der Oberfläche der Leiterplatte 10. Die Ausnehmung 23 wird erzeugt, indem ein Fräswerkzeug in Richtung des Pfeiles A quer zur Richtung der Fasern einen Schlitz in die Leiterplatte fräst. Dabei werden die optischen Leiter durchtrennt; und an der glatten Seitenwandung 24 entstehen dann freiliegende Stirnflächen. Gleichzeitig werden die Hohlzylinder 20a, 20b durchtrennt, so daß an der glatten Stirnfläche die zu den Bohrungen 21a, 21b gehörigen Öffnungen und damit Sacklöcher 25a, 25b entstehen. Die Hohlzylinder sind so lang, daß im Rahmen der Positionierungsgenauigkeit des Fräswerkzeugs sichergestellt ist, daß ausreichend tiefe Sacklöcher entstehen. Dabei sind die Hohlzylinder entweder an den Enden zu verschließen oder die Viskosität der Einbettungsmasse so hoch zu wählen, daß diese nicht weit in die Enden der Hohlzylinder eindringt. Die durch den Fräsvorgang freigelegten Enden der optischen Leiter 22a sind gegebenenfalls noch zu polieren.

In Fig. 3 ist ein Schnitt senkrecht zur Leiterplatte längs eines optischen Leiters 22a gezeigt. In der Ausnehmung 23 ist ein opto-elektrischer Wandler 40 eingesetzt. Die Darstellung ist auch hier nicht maßstabsgerecht; die Dicke der Leiterplatte beträgt ca. 2 mm und der Durchmesser der optischen Leiter ca. 100 µm. Der opto-elektrische Wandler 40 besteht aus einer Basisplatte 41, welche parallel zu der Oberfläche

der Leiterplatte zu liegen kommt, und einem dazu senkrechten Träger 42. Auf dem senkrechten Träger 42 ist ein optischer Transmitter 43 (Sender oder Empfänger) aufgebaut, welcher eine optisch aktive Fläche 44 besitzt. Der optische Transmitter 43 ist bevorzugt eine integrierte Schaltung, die mit nicht gezeigten Anschluß-(Bond-)Drähten angeschlossen ist. Dabei können diese Bond-Drähte entweder an den Träger 42 oder die Basisplatte 41 angeschlossen sein. Zum Schutz der integrierten Schaltung 43 und der Bonddrähte ist eine Schicht 46 aufgebracht, die bevorzugt vollständig transparent ist. Diese Schicht hat einen an die optische Wellenlänge angepaßten Brechungsindex, der beispielsweise die Hälfte des Brechungsindex des optischen Leiters 22a, an die gekoppelt werden soll, beträgt.

An der der Leiterplatte zugewandten Unterseite der Basisplatte sind Lötanschlüsse 47a, 47b für Oberflächenmontage (SMD) vorgesehen, die hier nur symbolisiert dargestellt sind. Dabei sind zudem der Übersichtlichkeit halber die Leiterbahnen, mit denen die Lötanschlüsse 47a, 47b verbunden werden, nicht gezeigt.

In Fig. 4 ist ein Schnitt parallel zu dem in Fig. 3 gezeigten, hier jedoch längs dem Hohlzylinder 20a dargestellt. Der Hohlzylinder 20a wird durch den Schnitt aufgetrennt; dargestellt ist der in der Zeichnung links verbleibende Teil. Bei dem Herstellprozeß entsteht in der Regel auf der gegenüberliegenden Seite ein Rest 21x, der dort verbleiben kann. Auf dem Träger 42 ist senkrecht ein Zapfen 54 befestigt, welcher bündig in die Innenbohrung des Hohlzylinders 20a paßt. Der Koppler 40 wird von oben in die Leiterplatte eingesetzt und dann in Richtung des Pfeils B bewegt, so daß der Zapfen 54 in die Innenbohrung 21a des Hohlzylinders 20a eintaucht. Damit ist dann die Lage des Zapfens in den beiden Dimensionen, die nicht der Richtung des Pfeiles B entsprechen, fixiert. Die Anschlußpunkte 47a, 47b können die notwendigen Toleranzen auffangen, da vorzugsweise eine Verbindung durch Löten erfolgt.

Wie in Fig. 1 und Fig. 2 ersichtlich, sind in der gleichen Ebene wie die optischen Leiter, jedoch rechts und links davon angeordnet, zwei Hohlzylinder vorgesehen. Nach dem Einsetzen des Trägers, der dann auch zwei Zapfen hat, ist damit die Lage des Trägers relativ zu den Hohlzylindern fixiert und bestimmt. Bei der Fertigung des Kopplers 40 muß daher sichergestellt sein, daß die optisch aktiven Flächen 44 der Transmitter 43 mit den Zapfen 54 in einer Ebene liegen und die Transmitter 43 von den Zapfen einen gegebenen Abstand haben. Da es sich um ein relativ kleines Bauteil in der Größe eines bekannten MT-Steckers handelt, kann die Technik aus der Fertigung von MT-Steckern übernommen werden. Ferner muß bei der Fertigung der Leiterplatte dafür gesorgt werden, daß die Lichtleiter 22a den vorgegebenen Abstand untereinander und zu den Hohlzylindern 20a, 20b haben.

In Fig. 5 ist eine alternative Anordnung dargestellt, bei der ein Spiegel 61 die aus dem Lichtleiter 22a austretenden Lichtstrahlen nach oben umlenkt und auf ein optisches Element auf der Basisplatte 41 wirft. Da hierzu keine Verbindungen auf der Trägerplatte 42 notwendig sind, ist diese Form in dieser Beziehung vorteilhaft. Nachteilig ist jedoch, daß der Spiegel genau ausgerichtet sein muß und das Licht zwischen Spiegel und optischem Element nicht mehr geführt wird.

In Fig. 6 ist eine perspektivische Sicht auf einen Koppler gezeigt, bei der die Führungsstifte 54 und die optischen Elemente 44 hervorgehoben sind.

Für eine Herstellung der optischen Lagen kann zweckmäßig ein Fertigungsverfahren eingesetzt werden, das in den Fig. 7 bis 10 dargestellt ist. Gezeigt ist nur die Ebene, in der die optischen Leiter vorhanden sind. Die anderen Lagen,

insbesondere die mit elektrischen Leitern, sind der Übersichtlichkeit halber weggelassen.

Zunächst wird, wie in Fig. 7 dargestellt, eine optische o Basisschicht 122 mit dem Brechungsindex n_1 hergestellt, z. B. durch Gießen auf ein darunter liegende, z. B. in Fig. 1 dargestellte, Trennschicht 13. In diese Basisschicht 122 werden Rillen 71a für die optischen Leiter angelegt, entweder durch Fräsen, durch Prägestempel, durch Ätzen oder andere Verfahren. Hierbei ist die relative Genauigkeit des Rillenabstands zueinander von entscheidender Bedeutung; nicht jedoch die absolute Ausrichtung auf der Leiterplatte. Zugleich werden Rillenabschnitte 70a, 70b an den Stellen erstellt, an Verbindern benötigt werden. In die Rillenabschnitte 70a, 70b werden, wie in Fig. 8 gezeichnet, Hohlzylinder 20a, 20b eingelegt bzw. eingepreßt. Ferner wird, wie in Fig. 9 angedeutet, die Rillen 71a mit einer optisch transparenten Masse 22a' ausgefüllt, die als Lichtleiter geeignet ist und einen Brechungsindex $n_2 > n_1$ hat. Dies kann z. B. durch Aufspachteln oder Siebdruck mit nachfolgendem Glätten der Oberfläche vor oder nach der Aushärtung der optische transparenten Masse 22a' erfolgen. Bevorzugt werden die Hohlzylinder zuvor eingelegt, damit die Rillenabschnitte 70a, 70b nicht durch die optisch transparente Masse verunreinigt werden; bei entsprechender Ausgestaltung des Auftragsverfahrens kann die Reihenfolge umgekehrt werden.

Alternativ (nicht dargestellt) können auch bereits fertig vorliegende Abschnitte einer Lichtleitfaser in die Rillen eingedrückt werden. Die Rillen dienen dann der Fixierung des Abstands voneinander und den Hohlzylindern.

In einem weiteren Schritt nach Fig. 10 wird darüber eine optische Deckschicht 10 mit einem Brechungsindex $n_3 < n_2$ aufgetragen. Auf diese können dann in bekannter Art elektrische Leiterbahnen, auch in mehreren Lagen, durch additive oder subtraktive Verfahren aufgetragen werden. Die optische Lage ist dabei vollkommen geschützt, da sowohl die Rillen 71a als auch die Rillenabschnitte 70a, 70b nicht an den Rand der Leiterplatte geführt werden. Wenn die elektrischen Leiterbahnen einschließlich eventueller Durchkontaktierungen fertig galvanisiert und bearbeitet sind, kann der oben beschriebene Verfahrensschritt einsetzen, nach dem gemäß Fig. 2 ein Schlitz in die Leiterplatte 10 in Richtung A gefräst wird, der die optischen Leiter 22a wie auch die Hohlzylinder 20a, 20b freilegt. Dieser Schlitz kann selbstverständlich auch durch die gesamte Leiterplatte reichen, so daß ein Loch entsteht.

Patentansprüche

1. Anordnung zur Fixierung einer Position bei einer Leiterplatte, **dadurch gekennzeichnet**, daß sich im Innern der Leiterplatte parallel zu deren Oberfläche mindestens ein prismatischer Hohlkörper befindet, dessen Innenwandung die zu fixierende Position bestimmt.
2. Anordnung nach dem vorherigen Anspruch, wobei mindestens ein optischer Leiter in der Leiterplatte vorhanden ist, der nahe den prismatischen Hohlkörpern achsenparallel verläuft.
3. Anordnung nach einem der vorhergehenden Ansprüche, wobei in der Leiterplatte eine Ausnehmung vorhanden ist, an die einen Teil des Hohlkörpers grenzt und damit einen Zugang in axialer Richtung zu der Innenwandung darstellt.
4. Anordnung nach einem der vorhergehenden Ansprüche, wobei der Hohlkörper ein Hohlzylinder, bevorzugt ein wie in M1-Steckverbindern verwendeter, ist.
5. Koppler zur Benutzung in einer Anordnung nach Anspruch 3 bis 4, der mindestens einen bündig in den

Hohlkörper passenden Führungsstift aufweist.

6. Koppler nach dem vorherigen Anspruch, der einen auf der Leiterplatte aufzuliegenden Basisteil und einen senkrecht dazu angebrachten Träger aufweist, auf dem die Führungsstifte senkrecht stehen.

7. Koppler nach Anspruch 6, wobei ein elektro-optischer Wandler auf dem Träger befestigt ist.

8. Koppler nach Anspruch 6, wobei ein optischer Wandler auf dem Basisteil befestigt und über eine Strahlumlenkung auf dem Träger angekoppelt ist.

9. Koppler nach einem der Ansprüche 6 bis 8, wobei der Basisteil auf der der Leiterplatte zugewandten Seite elektrische Anschlußfelder, vorzugsweise für Lotanschluß, aufweist.

10. Leiterplatte nach einem der Ansprüche 1 bis 4, wobei die Leiterplatte mindestens eine optische Lage umfaßt, in der sich, umgeben von einem Füllmaterial, optische Fasern und axial dazu parallele prismatische Hohlkörper befinden, und diese optische Lage mit elektrischen Lagen, die aus einem Isoliermaterial und ggf. elektrischen Leiterbahnen bestehen, verbunden ist.

11. Leiterplatte nach einem der Ansprüche 3 bis 4, wobei auf der Oberfläche nahe den Ausnehmungen elektrische Anschlußfelder, vorzugsweise für Lotanschluß, aufweist.

12. Verfahren zur Herstellung einer Leiterplatte nach einem der Ansprüche 10 bis 11 mit folgenden Schritten:

- eine vorläufige Leiterplatte mit isolierenden Lagen und Leiterbahnen wird hergestellt,

- auf diese vorläufige Leiterplatte werden optische Leiterbahnen und prismatische Hohlzylinder aufgebracht und durch ein Füllmaterial fixiert,

- ein Fräsvorgang fräst durch die Decklage aus der optischen Lage Schlitzte derart aus, daß die Wandungen der Schlitzte senkrecht zu den Achsen der optischen Leiter bzw. prismatischen Hohlkörper stehen und sowohl Teile der optischen Leiter als auch der Hohlkörper durch den Fräsvorgang entfernt werden.

13. Verfahren zur Herstellung einer Leiterplatte nach nach einem der Ansprüche 10 bis 11 mit folgenden Schritten:

- eine vorläufige Leiterplatte mit isolierenden Lagen und Leiterbahnen wird hergestellt,

- eine optischen Lage wird getrennt davon hergestellt, auf die vorläufige Leiterplatte aufgebracht und mit einer Decklage bedeckt,

- ein Fräsvorgang fräst durch die Decklage aus der optischen Lage Schlitzte derart aus, daß die Wandungen der Schlitzte senkrecht zu den Achsen der optischen Leiter bzw. prismatischen Hohlkörper stehen und sowohl Teile der optischen Leiter als auch der Hohlkörper durch den Fräsvorgang entfernt werden.

14. Optische Lage für eine Leiterplatte nach einem der Ansprüche 10 bis 11, wobei eine Basislage vorhanden ist, welche Einkerbungen aufweist, in welchen die optischen Leiter bzw. prismatischen Hohlkörper liegen, und eine Decklage umfaßt, welches auf die Basislage aufsetzt, so daß die Einkerbungen im Innern der optischen Lage liegen.

15. Verfahren zur Herstellung einer optischen Lage nach dem vorhergehenden Anspruch, wobei in der Basislage vorhandene Einkerbungen optischen Leiter bzw. prismatische Hohlkörper eingebracht werden und sodann durch Auflegen oder Aufgießen die Decklage

aufgebracht wird.

Hierzu 4 Seite(n) Zeichnungen

5

10

15

20

25

30

35

40

45

50

55

60

65

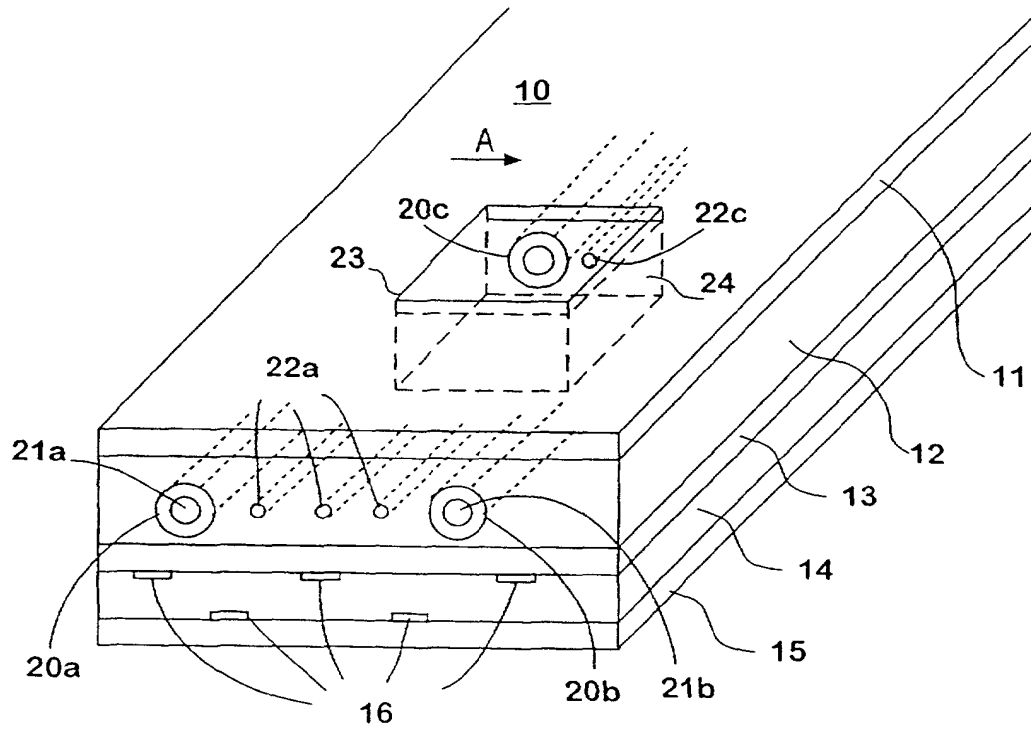


Fig. 1

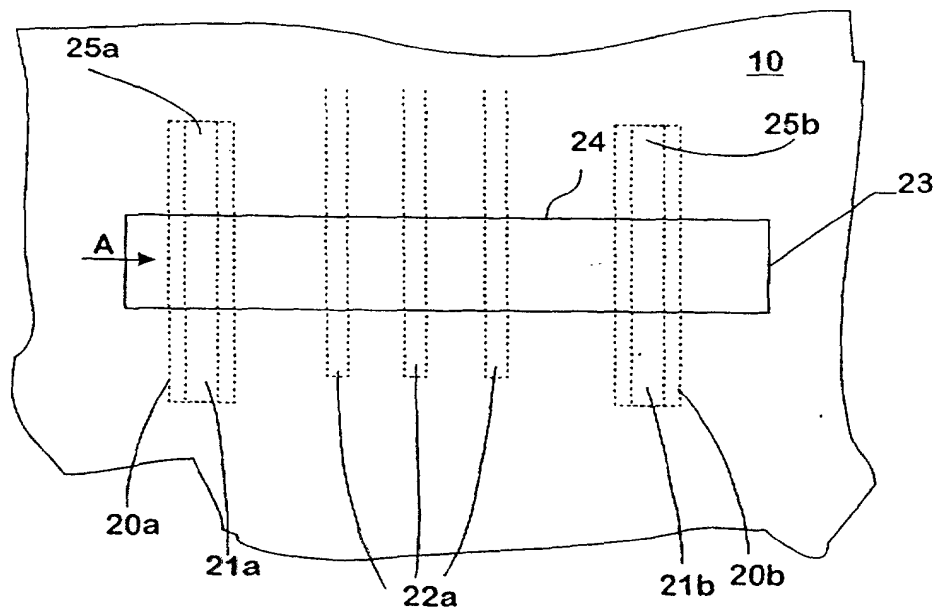


Fig. 2

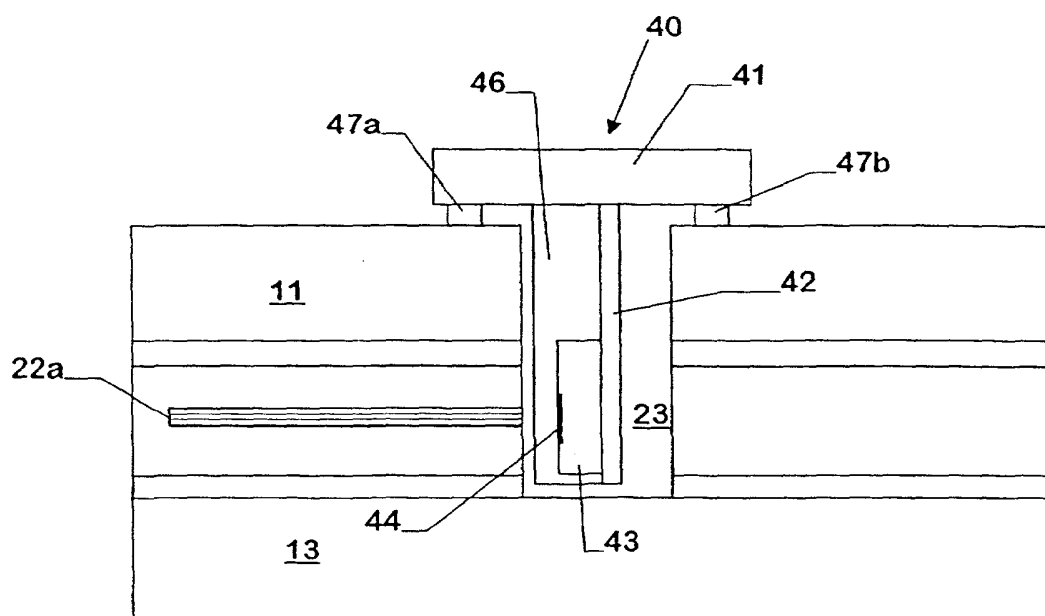


Fig. 3

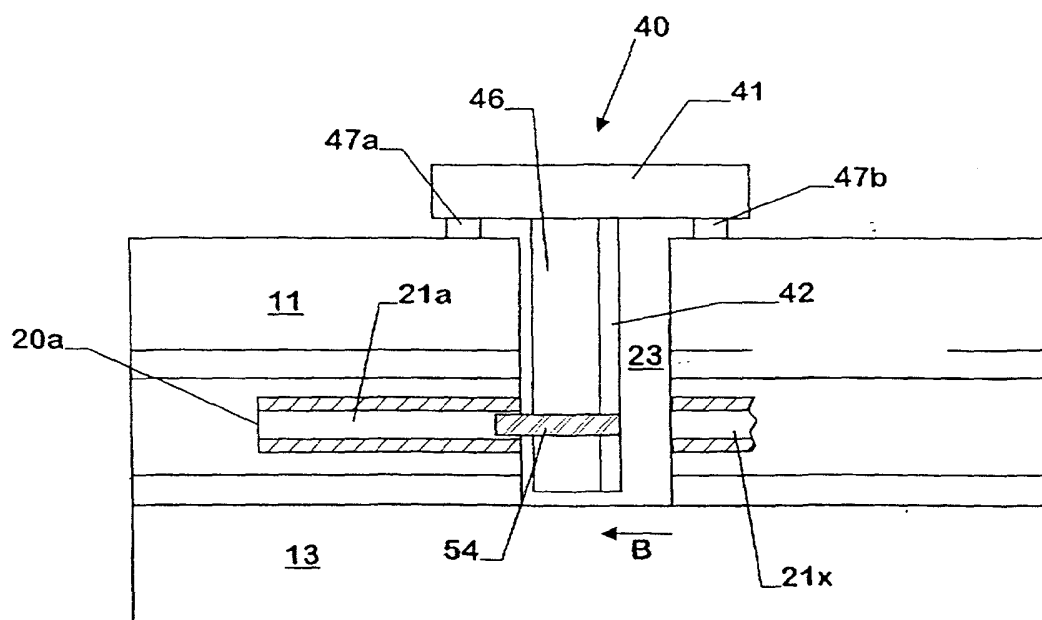


Fig. 4

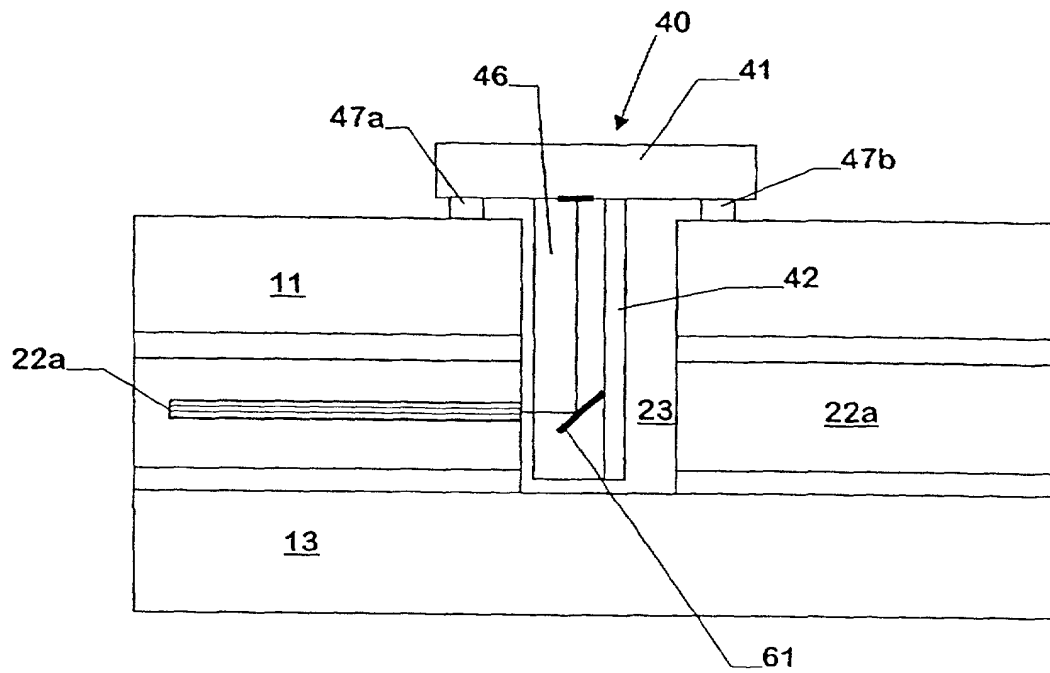


Fig. 5

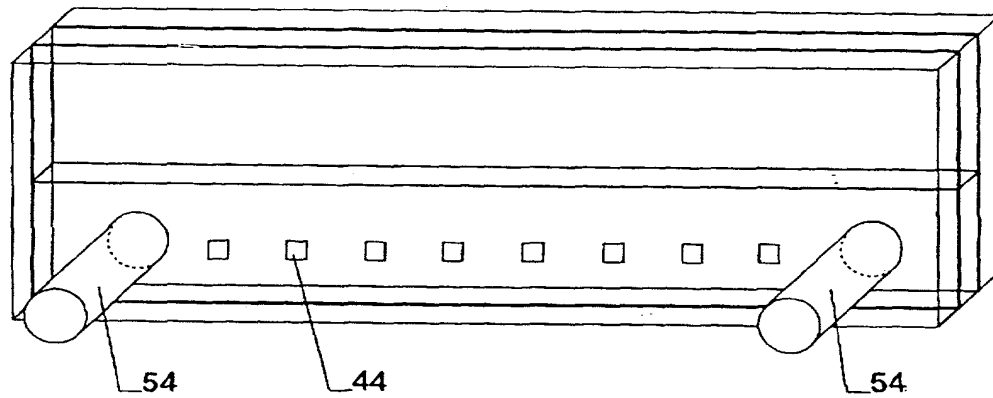


Fig. 6

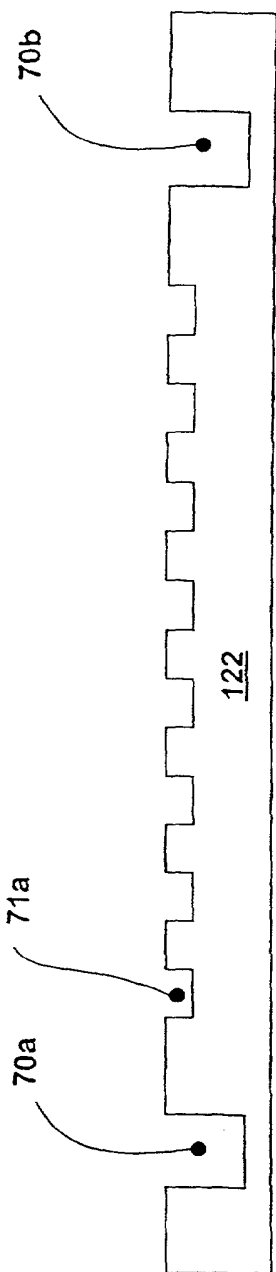


Fig. 7

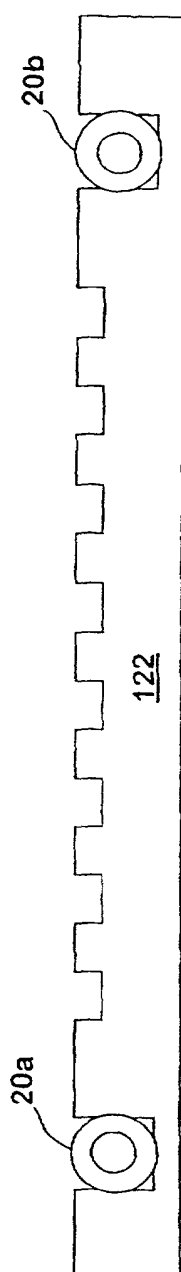


Fig. 8

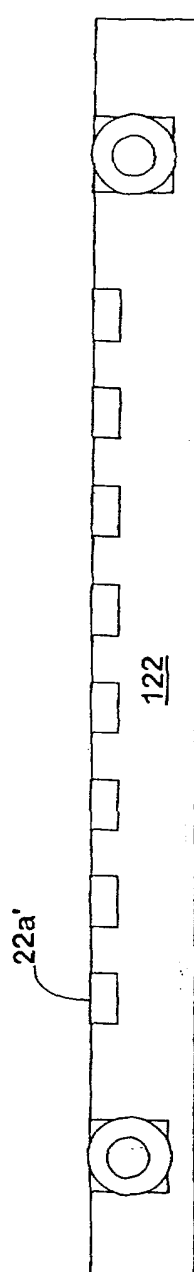


Fig. 9

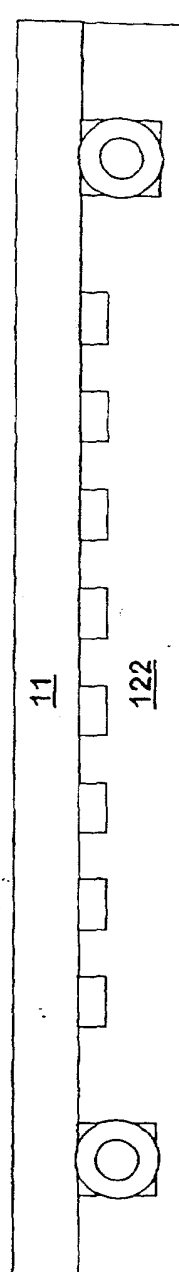


Fig. 10